

PCT

国際調査報告

(法8条、法施行規則第40、41条) [PCT18条、PCT規則43、44]

出願人又は代理人 の書類記号 P22076-P0		發告の送付通知様式(PCT/ISA/220)を参照すること。
国際出願番号 PCT/JP00/00223	国際出願日 (日.月.年) 19.01.00	優先日 (日.月.年) 20.01.99
出願人(氏名又は名称) 松下電	器産業株式会社	
国際調査機関が作成したこの国際調査 この写しは国際事務局にも送付される	査報告を法施行規則第41条(PCT18 る。	条)の規定に従い出願人に送付する。
この国際調査報告は、全部で	3_ページである。	
この調査報告に引用された先行	支術文献の写しも添付されている。	
	くほか、この国際出願がされたものに基 れた国際出願の翻訳文に基づき国際調	
□ この国際出願に含まれる書		
	れたフレキシブルディスクによる配列 関に提出された書面による配列表	表
	関に提出されたフレキシブルディスク	による配列表
□ 出願後に提出した書面によ 書の提出があった。	る配列表が出願時における国際出願の	開示の範囲を超える事項を含まない旨の陳述
□ 書面による配列表に記載し 書の提出があった。	た配列とフレキシブルディスクによる	配列表に記録した配列が同一である旨の陳述
2. 請求の範囲の一部の調査	ができない(第I欄参照)。	
3.	へる(第Ⅱ欄参照)。	•
4. 発明の名称は 🗓 出	類人が提出したものを承認する。	
□ 次	こ示すように国際調査機関が作成した。	
· -		
5. 要約は 🗴 出版	類人が提出したものを承認する。	
<u> </u>		川第47条(PCT規則38.2(b))の規定により ○国際調査報告の発送の日から1カ月以内にこ ごきる。
6. 要約書とともに公表される図は、 第 <u>1</u> 図とする。 x 出版		□ なし
	類人は図を示さなかった。	
本[図は発明の特徴を一層よく表している。	



Α. 発明の属する分野の分類(国際特許分類(IPC))

Int Cl7

H04L7/00, H04L7/08, H04J3/06, H04N7/08, H04N7/24

調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int Cl7

H04L7/00, H04L7/08, H04J3/06, H04N7/08, H04N7/24

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1926-1996年

日本国公開実用新案公報

1971-2000年

日本国登録実用新案公報

1994-2000年

日本国実用新案登録公報

1996-2000年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献・

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP, 6-326967, A(松下電器産業株式会社) 25.11月.1994(25.11.94)	1, 3-6, 8-12, 14
A	2頁右欄4行~19行,図1 (ファミリーなし)	2, 7, 13, 15, 16
Y	JP, 63-292841, A (株式会社日立製作所) 30.11月.1988 (30.11.88)	1, 3–6,
A	30.11月.1988 (30.11.88) 特許請求の範囲第1項	8-12, 14 2, 7, 13, 15, 16
Y	テレビジョン学会技術報告, VOL. 18, NO. 28, (1994), 木村 他「CE94-20,BCS94-14 MPEG-2 SystemsのISDBへ	1, 3-6, 0-12, 14
A	の適用の検討」p7-12,特に10頁右上4行~10行	8-12, 14 2, 7, 13, 15, 16

$|\mathbf{x}|$ C欄の続きにも文献が列挙されている。

パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

- 「A」特に関連のある文献ではなく、一般的技術水準を示す
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献(理由を付す)
- 「〇」口頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

- 「T」国際出願日又は優先日後に公表された文献であって て出願と矛盾するものではなく、発明の原理又は理 論の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日

12.04.00

国際調査報告の発送日

25.04.00

国際調査機関の名称及びあて先

日本国特許庁(ISA/JP) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 特許庁審査官(権限のある職員 衣鳩 文彦

電話番号 03-3581-1101 内線 3556

9199 5 K

THIS PAGE BLANK (USPTO)



		0,00223
C(続き)	関連すると認められる文献	
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP, 8-307859, A (株式会社日立製作所) 22. 11月. 1996 (22. 11. 96) 3頁左欄8行~13行 (ファミリーなし)	11
A	JP, 8-335936, A (株式会社富士通ゼネラル) 17. 12月. 1996 (17. 12. 96) 2頁右欄17行~33行、図4 (ファミリーなし)	1-16
A	JP, 10-285152, A(東洋通信機株式会社) 23. 10月. 1998(23. 10. 98) 特許請求の範囲 (ファミリーなし)	1-16
PA	JP, 11-112486, A (株式会社東芝) 23. 4月. 1999 (23. 04. 99) 特許請求の範囲請求項1 (ファミリーなし)	1-16
		. ,





国際調査報告

(法8条、法施行規則第40、41条) [PCT18条、PCT規則43、44]

出願人又は代理人 の書類記号 P22076-P0	今後の手続きについては、国際調査報告の送付通知様式(PCT/ISA/220) 及び下記5を参照すること。
国際出願番号 PCT/JP00/00223	国際出願日 (日.月.年) 19.01.00 優先日 (日.月.年) 20.01.99
出願人 (氏名又は名称) 松下電	器産業株式会社
この写しは国際事務局にも送付される	
この国際調査報告は、全部で	3ページである。
□ この調査報告に引用された先行	支術文献の写しも添付されている。
	くほか、この国際出願がされたものに基づき国際調査を行った。 れた国際出願の翻訳文に基づき国際調査を行った。
b. この国際出願は、ヌクレオチ この国際出願に含まれる書	ド又はアミノ酸配列を含んでおり、次の配列表に基づき国際調査を行った。 面による配列表
□ この国際出願と共に提出さ	れたフレキシブルディスクによる配列表
□ 出願後に、この国際調査機	関に提出された書面による配列表
□ 出願後に、この国際調査機	関に提出されたフレキシブルディスクによる配列表
_	る配列表が出願時における国際出願の開示の範囲を超える事項を含まない旨の陳述
□ 書面による配列表に記載し 書の提出があった。	た配列とフレキシブルディスクによる配列表に記録した配列が同一である旨の陳述
2. 請求の範囲の一部の調査が	ができない (第 I 欄参照) 。
3.	、る(第Ⅱ欄参照)。
4. 発明の名称は 🗵 出願	頭人が提出したものを承認する。
□ 次6	こ示すように国際調査機関が作成した。
5. 要約は 🗓 出願	質人が提出したものを承認する。
国图	Ⅲ欄に示されているように、法施行規則第47条(PCT規則38.2(b))の規定により 景調査機関が作成した。出願人は、この国際調査報告の発送の日から1カ月以内にこ 国際調査機関に意見を提出することができる。
6. 要約書とともに公表される図は、 第 <u>1</u> 図とする。 x 出願	質人が示したとおりである。
□ 出卵	賃人は図を示さなかった。
□ 本国	図は発明の特徴を一層よく表している。

発明の属する分野の分類(国際特許分類(IPC))

Int Cl7 H04L7/00, H04L7/08, H04J3/06, H04N7/08, H04N7/24

調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int Cl H04L7/00, H04L7/08, H04J3/06, H04N7/08, H04N7/24

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1926-1996年

日本国公開実用新案公報

1971-2000年

日本国登録実用新案公報

1994-2000年

日本国実用新案登録公報

1996-2000年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

関連すると認められる文献 引用文献の 関連する カテゴリー* 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 請求の範囲の番号 JP, 6-326967, A(松下電器産業株式会社) 25.11月.1994(25.11.94) Y 1, 3-6, 8-12, 142頁右欄4行~19行,図1 (ファミリーなし) Α 2, 7, 13, 15, 16 Y JP, 63-292841, A (株式会社日立製作所) 1, 3-6, 30.11月.1988(30.11.88) 8-12, 14 特許請求の範囲第1項 (ファミリーなし) 2, 7, 13, 15, 16 Α テレビジョン学会技術報告, VOL. 18, NO. 28, (1994), 木村 他「CE94-20, BCS94-14 MPEG-2 SystemsのISDBへ Y 1, 3-6, 8-12, 14 の適用の検討」p7-12,特に10頁右上4行~10行 2, 7, 13, 15, 16 Α

x C欄の続きにも文献が列挙されている。

- * 引用文献のカテゴリー
- 「A」特に関連のある文献ではなく、一般的技術水準を示す
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献 (理由を付す)
- 「O」ロ頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

- 「T」国際出願日又は優先日後に公表された文献であって て出願と矛盾するものではなく、発明の原理又は理 論の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日

12.04.00

国際調査報告の発送日

DROLLAA

9199 5 K

国際調査機関の名称及びあて先

日本国特許庁(ISA/JP) 郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官(権限のある職員) 衣鳩 文彦

電話番号 03-3581-1101 内線 3556

引用文献の カテゴリー* Y	関連すると認められる文献 引用文献名 及び一部の箇所が関連するときに JP,8-307859,A(株式会社日22.11月.1996(22.11.9 3 頁左欄8行~13行	立製作所)	関連する 請求の範囲の番号 11
カテゴリー* Y	JP, 8-307859, A (株式会社日 22. 11月. 1996 (22. 11. 9 3頁左欄8行~13行	立製作所)	請求の範囲の番号
	2 2. 1 1 月. 1 9 9 6 (2 2. 1 1. 9 3 頁左欄 8 行~1 3 行	立製作所)	11
Α -		(ファミリーなし)	11
	JP, 8-335936, A (株式会社富 17. 12月. 1996 (17. 12. 9 2頁右欄17行~33行、図4	士通ゼネラル) 6) (ファミリーなし)	1–16
	JP, 10-285152, A(東洋通信 23. 10月. 1998(23. 10. 9 特許請求の範囲	機株式会社) 8) (ファミリーなし)	1–16
PA 4	J P, 11-112486, A(株式会社 23.4月.1999(23.04.99 時許請求の範囲請求項1	東芝)) (ファミリーなし)	1-16
		· · · · · · · · · · · · · · · · · · ·	
÷			
		·	

世界知的所有権機関 際事務局





特許協力条約に基づいて公開された国際出願

(51) 国際特許分類7

H04L 7/00, 7/08, H04J 3/06, H04N 7/08, 7/24

(11) 国際公開番号

WO00/44125

(43) 国際公開日

2000年7月27日(27.07.00)

(21) 国際出願番号

PCT/JP00/00223

A1

(22) 国際出願日

2000年1月19日(19.01.00)

(30) 優先権データ

特願平11/11798

1999年1月20日(20.01.99)

(71) 出願人(米国を除くすべての指定国について)

松下電器産業株式会社

(MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.)

[JP/JP]

〒571-8501 大阪府門真市大字門真1006番地 Osaka, (JP)

(72) 発明者;および

(75) 発明者/出願人(米国についてのみ)

東田真明(HIGASHIDA, Masaaki)[JP/JP]

〒572-0083 大阪府寝屋川市郡元町6-3 Osaka, (JP)

森岡芳宏(MORIOKA, Yoshihiro)[JP/JP]

〒639-0261 奈良県香芝市尼寺3-476-51 Nara, (JP)

大山哲史(OYAMA, Satoshi)[JP/JP]

〒659-0043 兵庫県芦屋市潮見町4-9-4 Hyogo, (JP)

坂内達司(BANNAI, Tatsushi)[JP/JP]

〒599-8123 大阪府堺市北野田389-12 Osaka, (JP)

西岡 稔(NISHIOKA, Minoru)[JP/JP]

〒658-0026 兵庫県神戸市東灘区魚崎西町2-1-20-510

Hyogo, (JP)

(74) 代理人 岩橋文雄,外(IWAHASHI, Fumio et al.)

〒571-8501 大阪府門真市大字門真1006番地

松下電器産業株式会社内 Osaka, (JP)

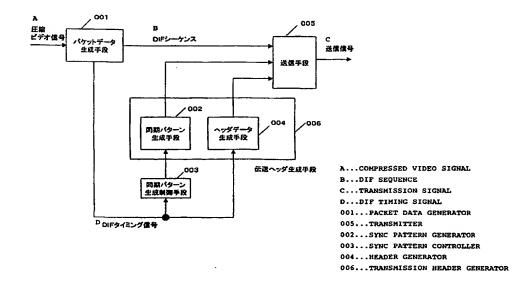
(81) 指定国 CN, JP, US, 欧州特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE)

添付公開書類

国際調査報告書

METHOD AND APPARATUS FOR DATA TRANSMISSION, AND METHOD AND APPARATUS FOR DATA (54) Title: RECEPTION

(54)発明の名称 データ送信方法、送信装置およびデータ受信方法、受信装置



When transmitted, packet data is combined with a synchronizing pattern of q words (q = m + n) which consist of a combination of a fixed m-word pattern (m is an integer equal to or greater than 1) and a plurality of variable n-word patterns (n is an integer equal to or greater than 2). The variable patterns included in at least two consecutive packets have different bit configurations.

パケットデータに同期パターンを付加して送信する際に、mワード(mは1以上の整数)で構成される固定パターンと、nワード(nは2以上の整数)で構成される複数種類の変動パターンを組み合わせて構成されるqワード(q=m+n)の同期パターンを付加する。その際、少なくとも2つの連続するパケットに含まれる前記変動パターンが異なるビット構成となるようにするパケットデータ送信方法を開示している。

明 細 書

データ送信方法、送信装置およびデータ受信方法、受信装置

5 技術分野

本発明は、パケット化されたデータを伝送路で通信する通信方式に関するもので ある。

背景技術

15

20

25

10 パケットデータの通信を行う場合、パケットをいくつか集めて固定長のデータとして同期パターンを付加して送信し、受信側では同期パターンを検出してパケットデータを抜き出す手法が当業者には知られている。つまり固定間隔の同期パターンの間に複数のパケットデータが配置されるストリームとなる。

一般的には受信側では同期パターンの発生を検出し、二つの同期パターンがあらかじめ決められた間隔で検出されれば正しい同期パターンであると判断しその位置を基準に保護動作にはいる。

保護動作の具体的な方法としては、フライホイール動作がある。これは、正しい同期パターンが検出されると、それらの同期パターンの検出位置を基準に、前記のあらかじめ決められた間隔でウインドウを開き、その部分で再度同期パターンが検出されるかどうかのみをチェックする方法である。この方法は当業者にはよく知られており、通信のみならずVTRの同期保護でもよく使用されている。以下にこの手法を用いる場合に、起こりうる問題点を説明する。

フライホイール動作を使用する場合、フライホイールによる保護動作に入るため の基準は正しい同期パターンであると判断した複数の連続する同期パターンである。したがって同期パターンが間違った位置で連続的に検出されれば全く伝送デー

10

15

タとは無関係な位相で保護がかかってしまい、まちがったデータとして受信してしまうことになる。

同期パターンの検出を誤らせる大きな要因としては、伝送データ中にある確率で同期パターンと同一パターンが発生するいわゆる疑似同期パターンの発生の問題がある。これは伝送データのビット構成の予測がつかない、例えばビデオ、オーディオ信号などを伝送する場合、避けられない問題である。特に伝送データ中の固定位置に固定パターンが発生するような場合は、固定間隔で疑似同期パターンが発生するため、疑似同期パターンを基準にフライホイール動作に入る危険性が非常に高い。したがって全く間違ったデータとして受信してしまう問題があった。

これを解決するためには、複数の異なる同期パターンを使用する手法が考えられる。複数の同期パターンを使用する方法としては例えば、特開昭61-168173号公報に記載されたものが知られている。しかしながら前記従来技術の手法では複数の同期パターンを使用するものの、一連のデータに対し、複数の同期パターンを連続して配置し記録再生を行うので本質的に同期パターンを長くして疑似同期パターンの発生確率を少なくするのと同等であり、そのパターンが伝送データ中に固定間隔で発生する場合はなんら問題の解決にはならなかった。またデータの冗長度が高くなるという問題点も有していた。

さらに冗長度の高い同期パターンを発生させるため、そのための回路も大規模な ものが必要であるという問題点も有していた。

20 つまり、疑似同期を排除し、信頼性の高い同期保護を可能とする通信方式を提供するためには、従来方式では、同期パターンのビット長が長くなることにより伝送データの冗長度が高くなり、回路規模も大きくなるといった課題があった。

発明の開示

25 本発明では少ないビット数の同期パターンを用い、疑似同期パターンで誤った

10

同期保護がかかることをなくし、正常な同期保護をかけて安定的な通信が可能となる方式を提供することを目的とする。この課題を解決するために、本発明は、パケットデータに同期パターンを付加して送信するパケットデータ送信方法であって、mワード(mは1以上の整数)で構成される固定パターンを生成する固定パターン生成ステップと、nワード(nは2以上の整数)で構成される複数種類の変動パターンを生成する変動パターン生成ステップと、前記固定パターンと前記変動パターンを生成する変動パターン生成ステップと、前記固定パターンと前記変動パターカを組み合わせて構成される qワード(q=m+n)の同期パターンを生成する同期パターン生成ステップと、少なくとも 2 つの連続するパケットに含まれる前記変動パターンが異なるビット構成となるように前記同期パターン生成ステップの制御を行う同期パターン生成制御ステップとを備えた構成となっている。

図面の簡単な説明

- 図1は本発明の第1の実施の形態による通信方式の構成を示すブロック図
- 図2は同通信方式のタイミングチャート
- 15 図 3 は同通信方式の同期パターン生成制御手段と同期パターン生成手段の制御タイミング関係を示すタイミングチャート
 - 図4は本発発明の第2の実施の形態による受信装置の構成を示すブロック図
 - 図5は同受信装置の動作を示すタイミングチャート
 - 図6は固定パターンのビット構成を示す図
- 20 図7は本発明の実施の形態2における、同期パターン保護手段の同期保護のタイミングチャート
 - 図8は特定DIFブロック抜き出し時のタイミングチャート
 - 図9はDVCPR025のパケットデータ構造を示す図
 - 図10はDIFブロック列を示す図
- 25 図 1 1 は D I F ブロックの模式図

である。

発明を実施するための最良の形態

(実施の形態1)

5 以下、本発明の実施の形態1について図1, 2, 3, 4, 5, 9, 10, 11を 用いて説明する。

まず、本実施の形態においては、通信するパケットデータとして、放送局用ディジタルVTR用のオーディオデータ、圧縮ビデオデータ、付加データの機器間インターフェースのパケットデータ構造(以下、DIFストリームと称す)を例とする。

DIFストリームは、民生用ディジタルVTRの規格を規定した、「Specifications of Consumer-Use Digital VCRs using 6.3mm magnetic tape」 December, 1994 HD DIGITAL VCR CONFERENCE、のディジタルインターフェースの規格である「Specifications of Digital Interface for Consumer Electric Audio/Video Equipment」December, 1995 HD DIGITAL VCR CONFERENCE、をベースに 規格化されたものである。

本実施の形態では、DIFストリームの構造のうち、ビデオ圧縮レートが25M bps、ビデオのフレーム構造が525/60(走査線数525本、60Hz)のシステム(以下、DVCPR025と称す)を例とする。

図9はDVCPR025のDIFストリームを示している。図9において、9001は 1ビデオフレーム期間のDIFストリームである。1ビデオフレーム期間のDIFストリームはDIFシーケンスと呼ぶ単位が複数個集まって構成されている。9002はDIFシーケンスを示している。1ビデオフレーム期間のDIFストリーム 9001は10個のDIFシーケンスからなる。

各DIFシーケンスは、格納データの種類毎に複数のセクションに分かれている。 25 9003にDIFシーケンスの構造を示す。DIFシーケンスは、ヘッダセクショ

5

ン、サブコードセクション、VAUXセクション、オーディオ・ビデオセクションに分かれている。9004は、各セクションを詳しく示したものである。各セクションともDIFブロック9005と呼ばれる固定長(80バイト)のパケットから構成されている。つまりDIFストリームは、DIFブロックと呼ぶパケットデータから構成されている。

5

10

20

図1は本発明の実施の形態1による通信方式の構成を示すブロック図である。図1において、001はパケットデータ生成手段であり、入力される圧縮された映像信号から、図9に示すDIFシーケンスおよびそのタイミング基準信号であるタイミング信号を生成する。同期パターン生成手段002は、同期パターン生成制御手段003の制御により、伝送のための同期パターンを生成する。005は送信手段であり、パケットデータ生成手段001、同期パターン生成手段002およびヘッダデータ生成手段004から入力された信号を送信する。本実施の形態に重要な部分は、同期パターン生成手段002および同期パターン生成制御手段003である。

図2は本実施の形態の通信方式のタイミングチャートである。以下、図2を用いて、図1に示した回路の動作を説明する。以下の説明において、論理信号のハイレベルをH、ロウレベルをLで表記する。またハイインピーダンス状態はZZと表記する。

2002はパケットデータ生成手段001から出力されるDIFシーケンスであり、これは図9で示したDIFシーケンスと同一のものである。2001はDIFタイミング信号である。DIFタイミングはDIF シーケンスの有効データの先頭に対して、82クロック先行して1クロックだけ論理Hとなる。DIFタイミングは2001に示すように一定間隔毎に1クロックのみ論理Hとなる。

2003は同期パターン生成手段002で生成される同期パターンであり、同期 パターン部分をハッチングで示している。2004はヘッダデータ生成手段004 から出力されるヘッダデータを示す。2005は送信手段005から出力される送

信信号である。2006、2007、2008および2009は、2005の各同期パターンを詳細に示している。本実施の形態では2種類の同期パターンを例とする。

2006は3バイト (m=3、1ワード=1バイト)の固定パターンと5バイト (n=5)の変動パターン (変動パターンAと称す)の組み合わせの8バイト (q=8)の同期パターン (同期パターンAと称す)である。2007は3バイトの固定パターンと5バイトの変動パターン (変動パターンBと称す)の組み合わせの同期パターン (同期パターンBと称す)である。2008は同期パターンA、2009は同期パターンBである。すなわち本実施の形態では、同期パターンA、同期パターンBが交互に現れる。2006、2007、2008および2009において固定パターンは、"e3cbaa"、変動パターンAは、"4ceacd7a81"、変動パターンBは、"cd7aea814c"からなる(いずれも16進表記)。

5

10

15

20

これらの固定パターン、変動パターンは以下のような根拠にもとづいて決められた。一般に、DIFストリーム等の圧縮ビデオデータには可変長符号(VLCコード)が用いられているので、そのデータはランダムデータであると考えられる。ランダムデータ中の疑似シンク発生確率を低減するためには、同期パターンを長くするほうが有利である。しかしながら冗長度の低減や処理回路の簡易化の観点からは同期パターン長をなるべく短くすることが好ましい。

一般的に放送局用のシステムにおいて、許される疑似シンク発生確率は、1万年以上に一回以下とされている。その条件を満たす同期パターン長をコンピュータシミュレーションにより求めた結果8バイトとなった。さらに固定パターン長はDIFブロックデータのIDと同じ3バイトとしたので、変動パターンは5バイトとなった。

次に、DIFストリーム中に固定的にデータが発生する部分と同期パターンとの 25 ビット構成がなるべく異なるように固定パターンおよび変動パターンを選択する。

7

DIFストリームの中に固定的にデータが発生する部分として、DIFブロック IDがある。さらにHO、SCO、SC1、VAUX、およびオーディオデータ中 に含まれるオーディオアグジュアリデータ等は、DIFブロックIDと連続している部分に固定的にデータが発生し易い。

5 これらの固定的にデータが発生しやすい部分から取り出しうる連続する3バイトと、一般にDIFストリーム中に3バイトの組み合わせとして取りうる全ての組み合わせを比較し、最もビット構成が異なり、疑似シンクの発生確率が低い、"e3cbaa"を固定パターンとした。

さらに、前記固定的にデータが発生しやすい部分から取り出しうる連続する 5 バイトと、一般に 5 バイトの組み合わせとして取りうる全ての組み合わせを比較し、最もビット構成が異なり、疑似シンクの発生確率が低いものの中から、変動パターン発生が容易であることを考慮して決定した。この結果、2 つの変動パターンを、"4ceacd7a81"と"cd7aea814c"とした。

これらは、その中に含まれるバイトの組み合わせの順序を入れ替えるだけで発生可能であり、かつ2つの変動パターンがお互いに巡回シフトしただけでは得られない組み合わせとして決められた。

図3は、同期パターン生成制御手段003と同期パターン生成手段002の制御タイミング関係を示すタイミングチャートである。図3では、同期パターン生成制御手段003が同期パターン生成手段002に出力する制御信号および同期パターン生成手段002が出力する同期パターンを詳細に示している。

20

25

図3において、3001はクロックであり、図1の回路は全てこのクロックで動作している。3002は図2に示した2001と同じでありDIFタイミング信号である。3003および3004が同期パターン生成制御手段003が同期パターン生成手段002に出力する制御信号である。制御信号3003はDIFタイミング信号3002が論理Hとなった次のクロックで0にリセットされクロック毎に

8

カウントアップし、値が8になると値を保持するカウンタである。制御信号300 4はDIFタイミング信号3002が論理Hとなった次のクロックで反転する信号である。すなわちDIFシーケンス毎に反転する。前記制御信号3003および3004の値により同期パターン生成手段002は3005(図2の2003と同一)に示す同期パターンを生成する。

5

10

15

20

25

同期パターン生成手段 0 0 2 は、制御信号 3 0 0 3 の値が 0 、1、2 の次のクロックで固定パターン("e3cbaa")、を出力し、制御信号 0 0 4 が論理し、かつ制御信号 3 0 0 3 の値が 3 、4 、5 、6 、7 の場合はそれぞれの次のクロックで変動パターンA、("4ceacd7a81")、を出力する。また制御信号 0 0 4 が論理 H、かつ制御信号 3 0 0 3 の値が 3 、4 、5 、6 、7 の場合はそれぞれの次のクロックで変動パターンB、("cd7aea814c")を出力する。この動作を繰り返すことにより、2 0 0 3 は同期パターンA、同期パターンBを交互に出力する。なお、図 3 に示した制御方法は一例であり、その他の制御方法を用いてもよい。

9004のDIFブロック列を図10を用いてさらに詳しく説明する。図10において、H0はヘッダDIFブロック、SC0、SC1はサブコードDIFブロック、VA0, VA1, VA2はビデオアグジュアリ(ビデオAUX)DIFブロック(以下VAUXと称す)、A0, A1,・・・,A8はオーディオDIFブロック、V0, V1,・・・,V134はビデオDIFブロックである。すなわち、図10では各DIFブロックのアルファベットの部分がDIFブロックのセクションタイプを示しており、数字の部分が各セクションタイプ毎のDIFブロック番号を示している。なお、各DIFブロックは9005に示すように80バイト長である。

ヘッダDIFブロックには該DIFシーケンスに関する制御情報が、オーディオ DIFブロックにはオーディオデータおよびオーディオに関するアグジュアリデータが、ビデオDIFブロックにはビデオデータが、ビデオAUXDIFブロック にはビデオに関するアグジュアリデータが、サブコードブロックにはその他の付加 情報が乗せられている。

5

10

15

図11はDIFブロックの模式図である。図11を用いて、図9の9005に示したDIFブロックをさらに詳細に説明する。DIFブロックは1101に示すように80バイトの固定長のパケットである。先頭の3バイトはDIFブロックID、残りの77バイトにデータが格納されている。1102にDIFブロックIDを詳細に示す。DIFブロックIDを先頭バイトからID0、ID1、ID2で示している。

IDOのBit 7~5 (SCT2, SCT1, SCT0) は、該DIFブロックのタイプ (セクションタイプ) を示している。(表 1) に SCT2, SCT1, SCT0 の値とセクションタイプ

表 1

SCT2	SCT1	SCT0	セクションタイプ
0	0	0	ヘッダセクション
0	0	1	サブコード
0	1	0	VAUX
0	1	1	オーディオ
1	0	0	ビデオ
1	0	1	
1	1	0	リザーブ
1	1	1	

の対応を示す。"000"はヘッダ、"001"はサブコード、"010"はVAUX、"011"はオーディオ、"100"はビデオ、"101"、"110"、"111"はリザーブを示す。すなわち、図10に示す各DIFブロックのID内のセクションタイプは、H0は"000"、SC0およびSC1は"001"、VA0、VA1およびVA2は"010"、A1、

A2、・・・、A9は"011"、V0、V1、・・・、V134は"100"となる(前述のようにアルファベット部分がセクションタイプを示す)。リーザーブコードは

規格上は予約であるが実際には使用されない。

ID1の Bit7~4 (Dseq3, Dseq2, Dseq1, Dseq0) は、該DIFブロックが所属するDIFシーケンス番号を示す。(表 2) に Dseq3, Dseq2, Dseq1, Dseq0 の値とDIFシーケンス番号の対応を示す。

5

10

表 2

Dseq3	Dseq2	Dseq1	Dseq0	
0	0	0	0	DIFシーケンス番号 0
0	0	0	1	DIFシーケンス番号 1
0	0	1	0	DIFシーケンス番号 2
0	0	1	1	DIFシーケンス番号 3
0	1	0	0	DIFシーケンス番号 4
0	1	0	1	DIFシーケンス番号 5
0	1	1	0	DIFシーケンス番号 6
0	1	1	1	DIFシーケンス番号 7
1	0	0	0	DIFシーケンス番号 8
1	0	0	11	DIFシーケンス番号 9
1	0	1	0	
1	0	1	1	
1	1	0	0	Not used
1	1	0	1	
1	1	1	0	
1	1	1	1	

DIFシーケンスは0から9までの10個あるので10個の値がDIFシーケンス番号と対応づけられ、残りの値は使用されない (Not used)。DIFシーケンス番号は該DIFシーケンスに所属する全てのDIFブロックで同じ値である。すなわち図10に示される150個のDIFブロックのDIFシーケンス番号は全て同じである。つまり、9002のDIFシーケンス0内の全てのDIFブロックの

DIFシーケンス番号は0、DIFシーケンス1内の全てのDIFブロックのDIF Fシーケンス番号は1、以下順にインクリメントする。

ID2 (DBN7, DBN6, DBN5, DBN4, DBN3, DBN2, DBN1, DBN0) は、DIFシーケンス内の各セクションタイプ毎のDIFブロック番号を示す。具体的には、HOは"00h"、SCOは"00h"、SCOは"00h"、VAOは"00h"、VAOは"00h"、VAIは"01h"、VAOは"02h"、AOは"00h"、AOは"01h"、A2は"02h"、A3は"03h"、A4は"04h"、A5は"05h"、A6は"06h"、A7は"07h"、A8は"08h"、A9は"09h"、ビデオブロックは、VOは"00h"、VIは"01h"、・・・V134は"86h"("134d")となる。つまり、図10の数字の部分がDIFブロック番号となる。10 なお、hは16進表記、dは10進表記である。(表3)にDBN7, DBN6, DBN5, DBN4, DBN3, DBN2, DBN1, DBN0とDIFブロック番号の対応を示す。

表 3

DBN7	DBN6	DBN5	DBN4	DBN3	DBN2	DBN1	DBN0	
0	0	0	0	0	0	0	0	DIFブロック番号 O
0	0	0	0	0	0	0	1	DIFブロック番号 1
0	0	0	0	0	0	1	0	DIFブロック番号 2
0	0	0	0	0	0	1	1	DIFブロック番号 3
			:	:	:			
1	0	0	0	0	1	1	0	DIFブロック番号 134
11	0	0	0	0	1	1	1	Not used
				:				
1	1	1	1	1	1	1	1	Not used

最大個数のDIFブロックを有するセクションはビデオセクションでありDIF ブロックの個数は135個(DIFブロック番号は134)であるので、"87h"("135d")以降の値は使用されない(Not used)。

10

15

20

25

ID0のBit4およびID1のBit2~0はリザーブビットであり使用されていない。デフォルト値は1となっている。ID1のFSCはビデオ圧縮レートが50Mbpsの時に使用されるビットであり、0、1の両方の値をとる。なお本実施の形態で例としている25Mbpsの場合は0固定である。ID0のBit3~0は任意の値である。

以上のようにDIFストリーム中のセクションタイプ、DIFシーケンス番号、DIFブロック番号のそれぞれに使用されていない値がある。

以下、受信装置の構成と動作を説明する。図4は受信装置の回路ブロック図である。図4において、4001は受信手段、4002は同期パターン検出手段、4003はヘッダデータ抽出手段、4004はDIFシーケンス抽出手段、4005は同期パターン保護手段、4006はスイッチである。受信手段4001では、図1の送信手段005から送信されたデータ(図2の2005)が受信される。受信手段4001からの出力は同期パターン検出4002、ヘッダデータ抽出手段4003およびDIFシーケンス抽出手段4004に出力される。

図5は受信装置の動作を示すタイミングチャートである。同期パターン検出手段4002は、受信手段4001で受信された信号5000(図2の2005と同じであり、伝送手段005を通じて送信され、受信手段4001に到達する)から同期パターンを検出する。同期パターンが検出されるまではスイッチ4006は同期パターン検出手段側に接続されている。同期パターン検出後は同期パターン保護手段4005が動作し、スイッチ4006は同期パターン保護手段側に接続され保護動作であるフライホイール動作を行う。さらに、ヘッダデータ抽出手段4003およびDIFシーケンス抽出手段4004への基準信号を生成する。

5000には、矢印を用いて"A","B"と示したように同期パターンAおよび同期パターンBが交互に重畳されている。同期パターン検出手段4002および同期パターン保護手段4005では2つの同期パターンを交互に検出すると5001

に示すように基準信号を発生する。ヘッダデータ抽出手段4003ではこの信号を基に、内部に実装されたカウンタでタイミングを測り、ヘッダデータが入力されたタイミングでヘッダデータを抽出し出力する(5003)。また、DIFシーケンス抽出手段4004ではこの信号を基に、内部に実装されたカウンタを用いてタイミングを測り、DIFシーケンスのデータが入力されたタイミングでDIFシーケンスのデータを抽出して出力する(5004)。

5

10

15

20

25

ここで一例として、ヘッダデータの中に疑似同期パターンが挿入されている場合 を考える。例えばヘッダデータの中に送信元のアドレスや送信先のアドレス等の固 定データを入れる場合など、そのデータが同期パターン(本実施の形態では場合8 バイト)長以上の場合であれば、5000に示した一連のデータの毎ヘッダデータ 中に固定間隔で疑似同期パターンが現れる。5005は同期パターンAと同じパタ ーンが毎ヘッダデータ中に現れる場合を示している。同期パターン検出手段400 2において毎ヘッダデータに同期パターンAが検出されるが、本実施の形態では、 同期パターンA、同期パターンBが交互に現れる方式であるため、同期パターンA の所定タイミング後に、同期パターンBが検出されないため、5006に示すよう に一回おきに同期パターンが検出されるだけであり、正常な同期検出ではないと判 断し、このタイミングでは保護動作(フライホイール動作)には入らず、間違った タイミングで同期パターン保護手段4005から、ヘッダデータ抽出手段4003 およびDIFシーケンス抽出手段4004への基準信号が発生されることはない。 同様にDIFシーケンス中に偶然同期パターンが挿入されている場合もある。例 えば DVCPRO の画像圧縮方式おいて、画像信号がフレーム間でほとんど変化がない 場合、偶然に圧縮データが同期パターンとなる場合、固定間隔で同期パターンが現 れる。しかしながらこの場合も、5007に示すように同期パターンAが毎DIF シーケンスに検出されるが、本実施の形態では、同期パターンA、同期パターンB

が交互に現れる方式であるため、同期パターンAの所定タイミング後に、同期パタ

10

15

20

25

ーンBが検出されないため、5006に示すように一回おきに同期パターンが検出されるだけであり、正常な同期検出ではないと判断し、このタイミングでは保護動作(フライホイール動作)には入らず、間違ったタイミングで同期パターン保護手段4005から、ヘッダデータ抽出手段4003およびDIFシーケンス抽出手段4004への基準信号が発生されることはない。

次に本実施の形態における同期保護の動作を説明する。5002は保護動作であるフライホイール動作のウインドウの様子を示している(論理Hでウインドウが開いた状態)。5001に示した最初の2つの同期パターンで同期保護状態に入り、3つ目以降の同期パターンはウインドウの開いたときのみ入力データが同期パターンであるかどうかの確認を行っている。通常フライホイール動作では同期パターン検出のために、同期パターンの長さと同じ長さのウインドウを用いるが、本実施の形態では2種類の同期パターンAおよび同期パターンBを用いているが、先頭の3バイトは固定パターンであるため、ウインドウの開いた3バイトは常に同じパターンが現れる。従って3バイトのウインドウでチェックを行えば十分であり。チェック期間が短く、チェックパターンが固定パターンであるため非常に簡易な回路でフライホイール動作を行える効果がある。

すなわち本発明によれば、複数の同期パターンを用いることにより、データ中の 固定位置に疑似同期パターンが現れた場合でも、疑似同期パターンを排除して誤同 期の防止が可能であり、したがって正常な同期パターンでのみ同期保護がかかり、 安定的な通信を提供できる。

さらに本発明では、複数の同期パターンを用いるが、同期パターンの一部が固定パターンであるため、同期パターン生成手段002が比較的簡易な回路で構成されるという効果がある。また受信装置においても保護動作が簡易に行えるため、同期パターン検出手段4002,同期パターン保護手段4005も簡易な回路で構成できるという特徴を有している。

また、本実施の形態では、変動パターンを構成するバイト(ワード)が、変動パターンAでは"4ceacd7a81"であり、変動パターンBではその順序を入れ替えた"cd7aea814c"である。そのため、同期パターン生成手段002内でパターンを生成するためにROMを使用する場合、小容量のものですみ、しかもその読み出し順序を変えるだけでよいので、全体として非常に小規模な回路で構成できるという効果を有する。また、組み合わせ回路でパターン生成を行う場合でも小さな回路で実現できることはいうまでもない。また、同期パターン検出手段4002、同期パターン保護手段4005も簡易な回路となることはいうまでもない。

5

20

また、本実施の形態では、同期パターンの一部に3バイトの固定パターンを用いているので、8×2-3=13バイトの構成で、同期パターン2種類、8×2=16バイトの効果が得られる。さらに、変動パターンは5バイトの組み合わせからなるので、実質的に8バイトから構成され、16バイトの効果が得られる。すなわち、少ないビット数の同期パターンで、かつ簡易な回路で信頼性の高い同期を実現でき、安定的な通信を保証できる。

15 なお、本実施の形態では、受信装置の一例を図4に示したが、本発明の送信方法、 送信装置の効果は、図4に示した受信装置に限らず、疑似同期パターンが現れる可 能性がある全ての場合について有効である。

また、本実施の形態では、伝送するデータにヘッダデータとDIFシーケンスを用いて説明を行ったが、ヘッダデータ中には一般に、伝送単位毎の(本実施の形態ではDIFシーケンス)シーケンス番号、送信元、送信先のアドレス、その他の情報などを格納して伝送することが行われるが、それらは固定的なデータが多く、疑似同期パターンが現れやすいものとして例示したものであり、本発明に必須のものではない。ヘッダデータがない場合は、図1においてヘッダデータ生成手段004が省略される。

25 また、本実施の形態では、同期パターンを図2に示すパターンとしたが、本発明

は固定パターンと変動パターンを組み合わせ変動パターンを複数個使用すること を本質としているので同期パターンはこれに限るものではなく、データ構成を別の

また、本実施の形態では同期パターンを3バイトの固定パターンと5バイトの2種類の変動パターンの組み合わせからなるものとしたが、固定パターンと変動パターンのデータ数(バイト数)はこれに限るものではなく、また変動パターンは複数種類であればいくつでもよい。また、固定パターンを変動パターンの前に配置したが後ろに配置、あるいは固定パターン変動パターンのデータをバラバラにして配置してもよい。

10 また本実施の形態では、DIFシーケンスのタイミングを表す信号として、DIFタイミング信号を用いたが、DIFシーケンスの中にタイミングを表す特殊コードを重畳してDIFシーケンスのタイミングをとってもよい。

(実施の形態2)

ものとしてもよい。

5

- 15 次に、本発明の第2の実施の形態について図6,7,8を用いて説明する。 実施の形態1では図4を用いてフライホイール動作によって疑似同期パターンを 排除することを説明した。その際、実施の形態1では、ウインドウが同期パターン の現れる間隔毎に開くとした。実施の形態2では、ウインドウの間隔を小さくし、 より確実な同期保護を行うことを可能とする。
- 20 本実施の形態では、同期パターンおよびヘッダデータからなる伝送ヘッダを、DIFブロックの長さと同じ t = 8 0 バイト(t = s × k; s = 8 0, k = 1)としている。一方、DIFブロックの先頭の3バイト(r = 3)はDIFブロックIDであるので、伝送ヘッダの先頭にある同期パターンの固定パターン部分とDIFブロックIDは80バイトおきに存在することになる。本実施の形態はこの点に着目し、同期パターンを80バイト毎にウインドウを開き同期をチェックできる構成と

17

する。図1において同期パターン生成手段002とヘッダデータ生成手段004を まとめて伝送ヘッダ生成手段006と呼ぶことにする。

同期パターンA(図2の2006)および同期パターンB(図2の2007)の固定パターン部分は"e3cbaa"である。固定パターンのビット構成を図6に示す。一方、DIFブロックIDの構成は図11に示している。固定パターンとDIFブロックのビット位置関係は、6001に示すS0バイトのBit7,Bit6,Bit5がセクションタイプ(SCT)の位置に相当し、6002に示すS1バイトのBit7,Bit6,Bit5,Bit4がDIFシーケンス(Dseq)の位置に相当し、6003に示すS2バイト(Bit7,Bit6,Bit5,Bit4,Bit3,Bit2,Bit1,Bit0)がDIFブロックナンバー(DBN)の位置に相当する。

5

10

15

20

25

本実施の形態の同期保護は、同期パターン保護手段4005において、80バイト毎に3バイト分のウインドウを開き同期をチェックする。図7は本実施の形態における、同期パターン保護手段4005の同期保護のタイミングチャートである。同期パターン検出手段4002は同期検出を行い、同期保護状態に入ると、7002に示すように、固定パターン部分およびDIFブロックID部分で3バイト分のウインドウを開き、入力されたデータをチェックする。それ以外の部分ではウインドウを閉じる。すなわち、3バイトウインドウを開く、77バイトウインドウを閉じるという動作を繰り返して、7001に示すように固定パターン、セクションタイプ(SCT)、DIFシーケンス番号(Dseq)、DIFブロック番号(DBN)のチェックを行う。

ウインドウの最初の1バイト(S0)ではBit7,Bit6,Bit5をチェックする。SCT は (表1)に示す値をとるが、本実施の形態の"111"の値はとらない。"111"が検出されれば同期パターンであり、その後セクションタイプはひとつのDIFシーケンス内で図10に示した順番でセクションタイプのコードが出てくるのでそれをチェックすればよい。

10

15

20

25

ウインドウの2番目のバイト(S1)では Bit7, Bit6, Bit5, Bit4 をチェックする。 Dseq はD I Fシーケンス内で全て同じであり、(表 2) に示す値をとるが、本発明の"1100"の値はとらない。Dseq は"1100"が検出されれば同期パターンであり、その後、(表 2)のD I Fシーケンス番号が150 個連続で検出されることをチェックする。

ウインドウの3番目の目バイト(S2)ではBit7, Bit6, Bit5, Bit4, Bit3,

Bit2, Bit1, Bit0 をチェックする。DBN は(表3)に示す値をとるが、本実施の形態の"10101010" (16進標記では"aa")の値はとらない。"10101010"が検出されれば同期パターンであり、その後 DBN はひとつのDIFシーケンス内で図10に示した順番で出てくるのでそれをチェックすればよい。

すなわち、本実施の形態では、より短い周期で同期保護を行うことを可能として、DIFブロックのID部分の規則(図10、表1、表2、表3)のチェックを行うことで同期保護を強固なものとし、DIFブロックIDがとらない値を同期パターンの固定パターン部分のビットとすることにより、DIFブロックと同期パターンの区別が可能となり、同期パターンの検出/保護をより強固なものとして、安定的な通信を保証することができる。

さらに、本実施の形態は、同期パターン検出手段4002、同期パターン保護手段4005において、DIFブロック毎にDIFブロックIDをチェックしているので、受信したデータのうち特定セクションのデータのみを抜き出すことが可能であるという効果も有する。この場合、同期パターン保護手段4005において抜き出したい特定のセクションのDIFブロックIDが検出された時に、DIFシーケンス抽出手段4004に制御信号を送り、DIFシーケンス抽出手段4004に制御信号を送り、DIFシーケンス抽出手段4004で選択的に目的のセクションのDIFブロックを通過させることにより実現できる。図8に特定セクションのDIFブロック抜き出し時のタイミングチャートを示す。

8001は受信手段4001で受信される信号、8002は同期パターン保護手

19

段4005で使用されるウインドウであり、図7の7002と同じものである。8003は同期パターン保護手段4005でウインドウが開いたタイミングで入力信号8001をセクションタイプをチェックし、選択的に通過させる信号が入力されたときのみ論理Hになる制御信号であり、DIFシーケンス抽出手段4004への制御信号として使用される。DIFシーケンス抽出手段4004はこの制御信号が論理Hの時のみ入力データ8001を通過させる。図8では一例として、オーディオ信号のみを選択的に通過させる場合を例示している。この場合、同期パターン保護手段4005はウインドウの最初の1バイトで、ID0のBit7,Bit6,Bit5(SCT2,SCT1,SCT0)をチェックして、(表1)に示したオーディオのセクションタイプ、"011"を検出すると、DIFブロックの有効データ部分(77バイト)で制御信号8003を論理Hとする。DIFシーケンス抽出手段は8004に示すように、オーディオDIFプロックの有効データのみを選択的に通過させる。

5

10

15

20

25

なお、本実施の形態では伝送ヘッダを80バイトとしたが、固定長のパケットデータであるDIFブロック長の倍数単位すなわち $t=s\times k$ (s=80, kは2以上の整数)で伝送ヘッダが付加されてもよい。その場合、伝送ヘッダを80バイト毎のブロックに区切り、各ブロックの先頭の3バイトを、前に述べたDIFブロックIDに出てこないパターンとすればよい。また、実施の形態として80バイトのDIFブロックを例としたが、80バイトに限るものではないことはいうまでもない。

データ伝送路としては特に限定されないが、好適な例としてATM (Asynchronous Transfer Mode) 伝送路などが考えられる。ATM伝送する場合には、実施例で述べた送信信号に対して伝送用のECC (Error Correcting Code)を付加したのち、ATMのセルにマッピングして伝送することになる。なお、本発明の実施の形態ではデータを通信する場合を例としたが本発明は通信に限らず、V

TR、ディスク装置等に、データを記録再生する場合に関しても本発明の範囲から 除外するものではない。

以上のように本発明によれば、ビット数の少ない同期パターンを用いて、信頼性の高い同期検出、同期保護を行うことが可能となり、安定的な通信を提供可能で、また構成回路も小さなもので実現可能であるという顕著な効果が得られる。

また、同期パターンの周期よりも短い周期で同期保護を行うことを可能として信頼性の高い同期保護を実現し、安定的な通信を提供可能で、また構成回路も小さなもので実現可能であるという顕著な効果が得られる。

10 産業上の利用可能性

5

本発明は、パケットデータ送信方法であってパケットデータに同期パターンを付加して送信する際に、mワード (mは1以上の整数)で構成される固定パターンと、nワード (nは2以上の整数)で構成される複数種類の変動パターンを組み合わせて構成される qワード (q=m+n)の同期パターンを付加して送信するものである。その際、少なくとも2つの連続するパケットに含まれる前記変動パターンが異なるビット構成となるようにするので、少ないビット数の同期パターンを用い、疑似同期パターンで誤った同期保護がかかることをなくし、正常な同期保護をかけて安定的な通信が可能となる。

請 求 の 範 囲

- 1. パケットデータに同期パターンを付加して送信するパケットデータ送信方法であって、mワード(mは1以上の整数)で構成される固定パターンを生成する固定パターン生成ステップと、nワード(nは2以上の整数)で構成される複数種類の変動パターンを生成する変動パターン生成ステップと、前記固定パターンと前記変動パターンを組み合わせて構成されるqワード(q=m+n)の同期パターンを生成する同期パターン生成ステップと、少なくとも2つの連続するパケットに含まれる前記変動パターンが異なるビット構成となるように前記同期パターン生成ステップの制御を行う同期パターン生成制御ステップとを含むパケットデータ送信方法。
 - 2. 前記変動パターンは複数のワードから構成され、前記複数種類の変動パターンは前記ワードの順序を入れ替えることによって作成されることを特徴とする請求項1記載のパケットデータ送信方法。
- 3. 前記固定パターンは3ワードから構成されることを特徴とする請求項1記載 15 のパケットデータ送信方法。
 - 4. 前記3ワードは "e b", "c b", "a a" (以上16進表示) からなること を特徴とする請求項3記載のパケットデータ送信方法。
 - 5. 前記変動パターンは5ワードから構成されることを特徴とする請求項1記載 のパケットデータ送信方法。
- 20 6. 前記5ワードは"4c", ea", cd", 7a", 81"(以上16進表示)からなることを特徴とする請求項5記載のパケットデータ送信方法。
 - 7. 前記複数種類の変動パターンは、"4 c e a c d 7 a 8 1" と" c d 7 a e a 8 1 4 c" (以上 1 6 進表示) の 2 種類であることを特徴とする請求項 1 記載のパケットデータ送信方法。
- 25 8. 前記パケットデータはデジタル化された映像信号であることを特徴とする請

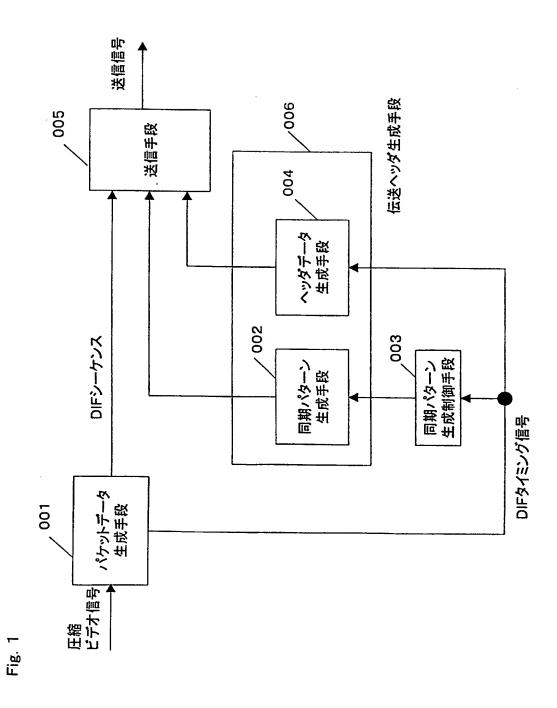
求項1記載のパケットデータ送信方法。

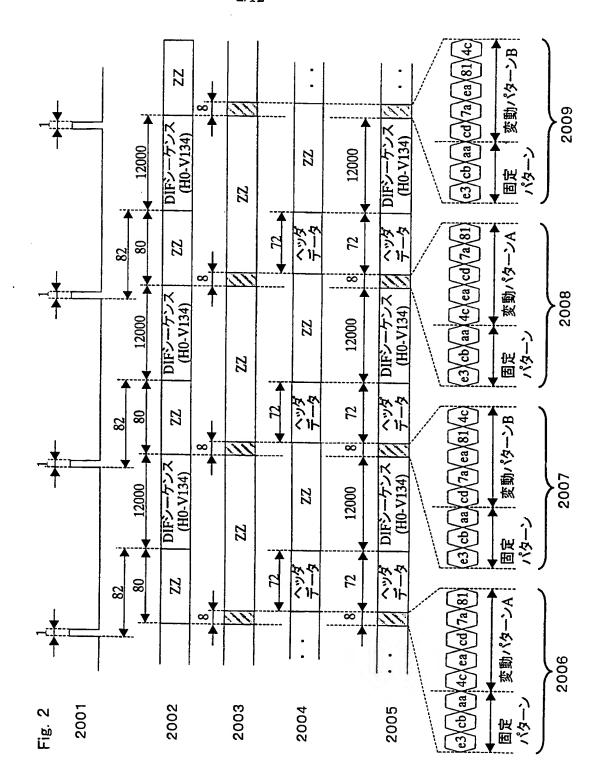
- 9. 前記デジタル化された映像信号は圧縮符号化されていることを特徴とする請求項7記載のパケットデータ送信方法。
- 10. 前記圧縮符号化はDIFストリームであることを特徴とする請求項8記載 のパケットデータ送信方法。
 - 11. 前記パケットデータはATM伝送路を通じて送信されることを特徴とする 請求項1記載のパケットデータ送信方法。
- 12. 請求項1記載のパケットデータ送信方法で送信されたパケットデータを受 信する受信方法であって、少なくとも同期検出ステップを含むことを特徴とするパ ケットデータ受信方法。
 - 13. 請求項1記載のパケットデータ送信方法で送信されたパケットデータを受信する受信方法であって、少なくとも受信したデータの固定パターンおよび変動パターンの両方をチェックする同期検出ステップおよび固定パターンのみをチェックする同期保護ステップを含み、同期確立までを前記同期検出ステップにより処理し、同期確立後は前記同期保護ステップにより処理することを特徴とするパケットデータ受信方法。
- 14. パケットデータに同期パターンを付加して送信するパケットデータ送信装置であって、mワード(mは1以上の整数)で構成される固定パターンを生成する固定パターン生成手段と、nワード(nは2以上の整数)で構成される複数種類の変動パターンを生成する変動パターン生成手段と、前記固定パターンと前記変動パターンを組み合わせて構成されるqワード(q=m+n)の同期パターンを生成する同期パターン生成手段と、少なくとも2つの連続するパケットに含まれる前記変動パターンが異なるビット構成となるように前記同期パターン生成ステップの制御を行う同期パターン生成制御とを含むパケットデータ送信装置。
- 25 15. 請求項1記載のパケットデータ送信方法で送信されたパケットデータを受

WO 00/44125 PCT/JP00/00223

信する受信装置であって、受信したデータの固定パターンおよび変動パターンの両方をチェックする同期検出手段と、固定パターンのみをチェックする同期保護手段からなり、同期確立までを前記同期検出手段により処理し、同期確立後は前記同期保護手段により処理することを特徴とするパケットデータ受信方法。

5 16. 前記パケットデータは、複数のブロックからなり、前記各ブロックはsワードからなりその先頭にmワードのブロックヘッダを含み、さらにs×kワード (kは自然数)の伝送ヘッダを付加するステップを含み、前記伝送ヘッダは、sワードごとのk個のブロックに区分され、各ブロックの先頭にはmワードの前記固定パターンを含んでおり、前記固定パターンは、前記ブロックヘッダに使用されない パターンとすることを特徴とする請求項1記載のパケットデータ送信方法。





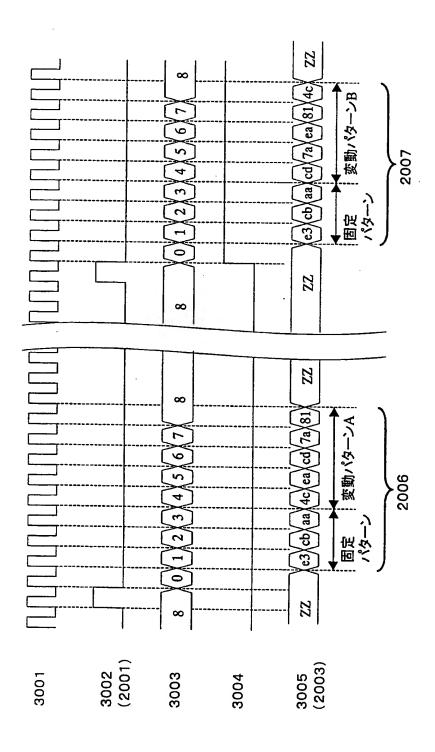
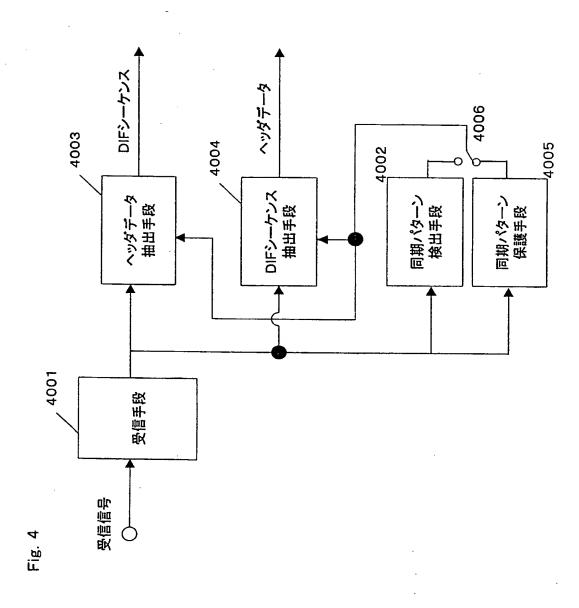
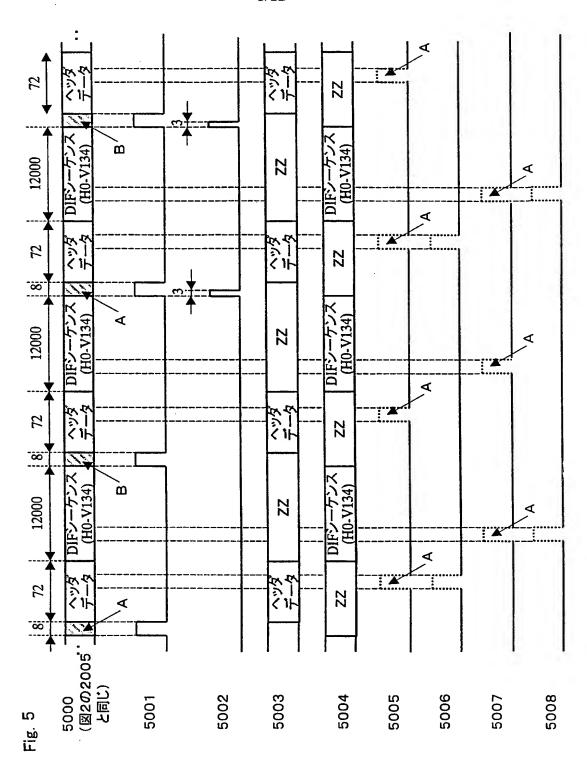


Fig. 3





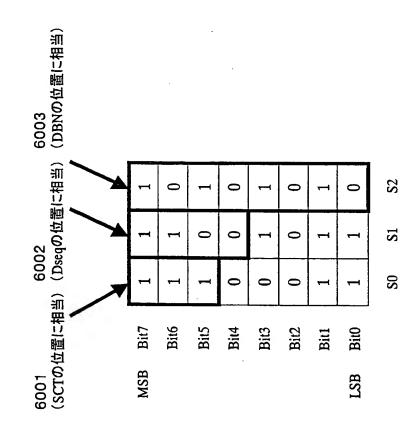
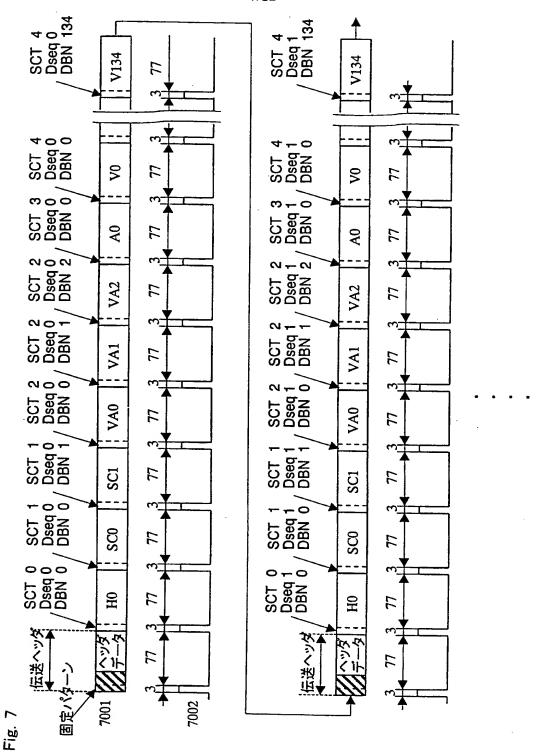
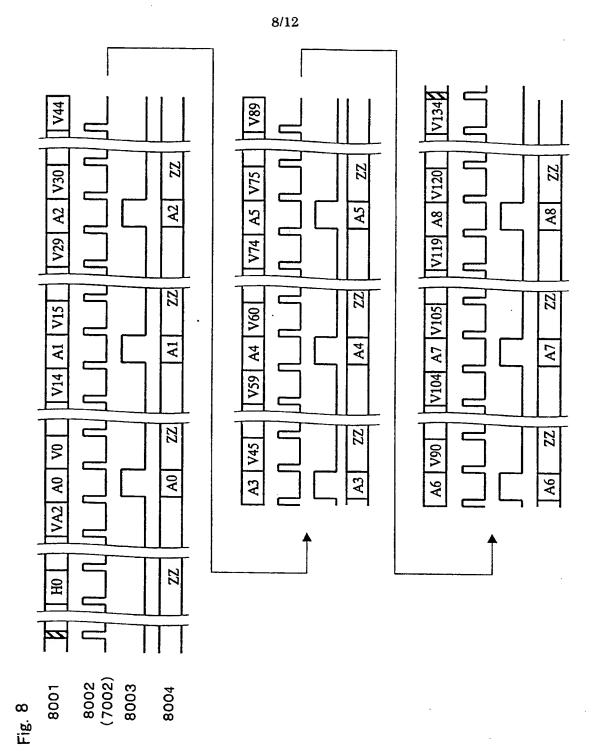


Fig. 6





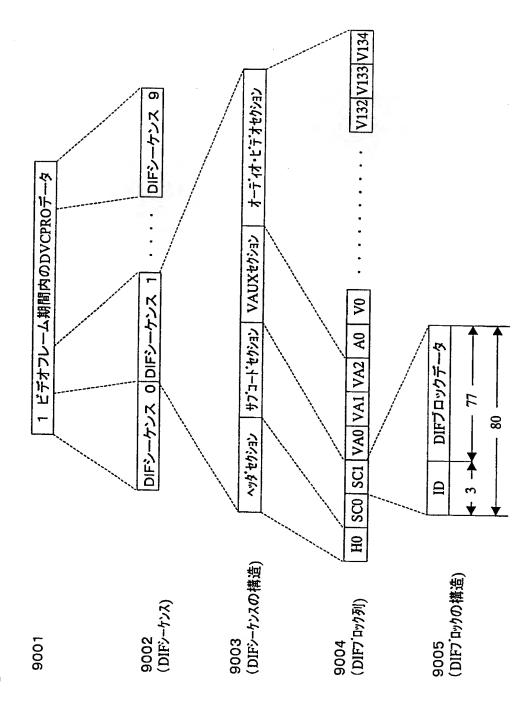


Fig. 9

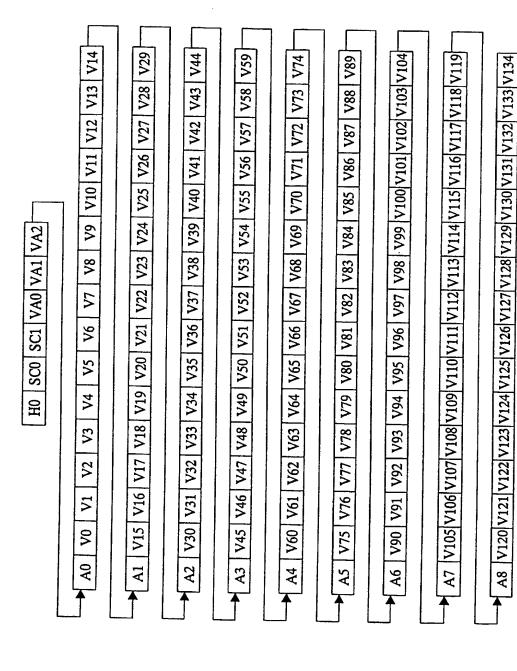
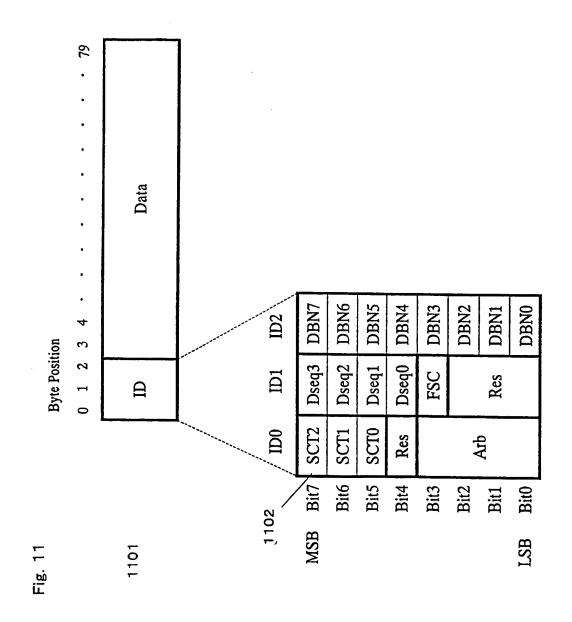


Fig. 1



WO 00/44125 PCT/JP00/00223

12/12

図面の参照符号の一覧表

	0 0 1	パケットデータ生成手段
	002	同期パターン生成手段
	003	同期パターン生成制御手段
5	0 0 4	ヘッダデータ生成手段
	0 0 5	送信手段
	006	伝送ヘッダ生成手段
	4001	受信手段
	4002	同期パターン検出手段
1 0	4003	ヘッダデータ抽出手段
	4004	DIFシーケンス抽出手段
	4005	同期パターン保護手段
	4006	スイッチ

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/00223

			<u> </u>			
A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ H04L7/00, H04L7/08, H04J3/06, H04N7/08, H04N7/24						
	o International Patent Classification (IPC) or to both na	ational classification and IPC				
1	S SEARCHED					
Minimum d Int	Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ H04L7/00, H04L7/08, H04J3/06, H04N7/08, H04N7/24					
Documentat	ion conched other than minimum documentation to the		2 4 6 11 1 1			
Jits Koka	Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1926-1996 Toroku Jitsuyo Shinan Koho 1994-2000 Kokai Jitsuyo Shinan Koho 1971-2000 Jitsuyo Shinan Toroku Koho 1996-2000					
Electronic d	ata base consulted during the international search (nam	ne of data base and, where practicable, sear	rch terms used)			
C. DOCU	MENTS CONSIDERED TO BE RELEVANT					
Category*	Citation of document, with indication, where ap		Relevant to claim No.			
Y	<pre>JP, 6-326967, A (Matsushita Ele 25 November, 1994 (25.11.94),</pre>	ectric Ind. Co., Ltd.),	1,3-6, 8-12,14			
A	page 2, right column, lines 4 t	to 19; Fig. 1 (Family:	2,7,13,15,16			
Y	JP, 63-292841, A (Hitachi, Ltd.	.),	1,3-6,			
A	30 November, 1988 (30.11.88), Claim 1 (Family: none)		8-12,14 2,7,13,15,16			
Y	Kimura et al., "Examination of	Application of	1,3-6,			
A	CE94-20,BCS94-14 MPEG-2 Systems Technical report by Television (1994),p7-12,especially,page10	to ISDB" (in Japanese), Society, VOL.18, NO.28,	8-12,14 2,7,13,15,16			
Y	JP, 8-307859, A (Hitachi, Ltd.) 22 November, 1996 (22.11.96), page 3, left column, lines 8 to	11				
A	JP, 8-335936, A (Fujitsu Genera 17 December, 1996 (17.12.96), page 2, right column, lines 17 (Family: none)	. ,	1-16			
Furthe	r documents are listed in the continuation of Box C.	See patent family annex.				
	categories of cited documents: ent defining the general state of the art which is not	"T" later document published after the inter priority date and not in conflict with th	mational filing date or			
conside	red to be of particular relevance document but published on or after the international filing	understand the principle or theory under "X" document of particular relevance; the c	erlying the invention			
date "L" docume	ent which may throw doubts on priority claim(s) or which is	considered novel or cannot be consider step when the document is taken alone	red to involve an inventive			
special	establish the publication date of another citation or other reason (as specified) ent referring to an oral disclosure, use, exhibition or other	"Y" document of particular relevance; the c considered to involve an inventive step	when the document is			
means "P" docume	ent published prior to the international filing date but later e priority date claimed	combined with one or more other such combination being obvious to a person document member of the same patent f.	skilled in the art			
Date of the a	actual completion of the international search april, 2000 (12.04.00)	Date of mailing of the international search report 25 April, 2000 (25.04.00)				
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer				
Facsimile No.		Telephone No.				

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/00223

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT					
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.			
A	JP, 10-285152, A (Toyo Communication Equipment Co., Ltd.), 23 October, 1998 (23.10.98), Claims (Family: none)	1-16			
PA	JP, 11-112486, A (Toshiba Corporation), 23 April, 1999 (23.04.99), Claims; Claim 1 (Family: none)	1-16			
•					
:					
		·			

国際調査報告 国際出願番号 PCT/JPOO/ОО223 Α. 発明の属する分野の分類(国際特許分類(IPC)) H04L7/00, H04L7/08, H04J3/06, Int Cl' H04N7/08, H04N7/24 調査を行った分野 調査を行った最小限資料(国際特許分類(IPC)) Int Cl⁷ H04L7/00, H04L7/08, H04J3/06, H04N7/08, H04N7/24 最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1926-1996年 日本国公開実用新案公報 1971-2000年 日本国登録実用新案公報 1994-2000年 日本国実用新案登録公報 1996-2000年 国際調査で使用した電子データベース(データベースの名称、調査に使用した用語) 関連すると認められる文献 引用文献の 関連する カテゴリー* 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 請求の範囲の番号 JP, 6-326967, A(松下電器産業株式会社) 25.11月.1994(25.11.94) Y 1, 3-6, 8-12, 14 2頁右欄4行~19行,図1 Α (ファミリーなし) 2, 7, 13, 15, 16 JP, 63-292841, A (株式会社日立製作所) 30.11月.1988 (30.11.88) Y 1, 3-6, 8-12, 14 特許請求の範囲第1項 (ファミリーなし) Α 2, 7, 13, 15, 16 テレビジョン学会技術報告, VOL. 18, NO. 28, (1994), 木村 他「CE94-20, BCS94-14 MPEG-2 SystemsのISDBへ Y 1, 3-6, 8-12, 14 の適用の検討」p7-12,特に10頁右上4行~10行 Α 2, 7, 13, 15, 16 x C欄の続きにも文献が列挙されている。 □ パテントファミリーに関する別紙を参照。 引用文献のカテゴリー の日の後に公表された文献 「A」特に関連のある文献ではなく、一般的技術水準を示す 「T」国際出願日又は優先日後に公表された文献であって もの て出願と矛盾するものではなく、発明の原理又は理 「E」国際出願日前の出願または特許であるが、国際出願日 論の理解のために引用するもの 以後に公表されたもの 「X」特に関連のある文献であって、当該文献のみで発明 「L」優先権主張に疑義を提起する文献又は他の文献の発行 の新規性又は進歩性がないと考えられるもの 日若しくは他の特別な理由を確立するために引用する 「Y」特に関連のある文献であって、当該文献と他の1以 文献 (理由を付す) 上の文献との、当業者にとって自明である組合せに 「〇」口頭による開示、使用、展示等に言及する文献 よって進歩性がないと考えられるもの 「P」国際出願日前で、かつ優先権の主張の基礎となる出願 「&」同一パテントファミリー文献 国際調査を完了した日 国際調査報告の発送日 12.04.00 国際調査機関の名称及びあて先 特許庁審査官(権限のある職員) 5 K 9199 日本国特許庁 (ISA/JP) 衣鳩 文彦 郵便番号100-8915

電話番号 03-3581-1101 内線 3556

東京都千代田区霞が関三丁目4番3号

国際調査報告

国際出願番号 PCT/JP00/00223

C(続き).	関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号		
Y	JP, 8-307859, A (株式会社日立製作所) 22.11月.1996 (22.11.96) 3頁左欄8行~13行 (ファミリーなし)	11		
A	JP, 8-335936, A (株式会社富士通ゼネラル) 17. 12月. 1996 (17. 12. 96) 2頁右欄17行~33行、図4 (ファミリーなし)	1-16		
A	JP, 10-285152, A (東洋通信機株式会社) 23.10月.1998 (23.10.98) 特許請求の範囲 (ファミリーなし)	1-16		
PA	JP, 11-112486, A (株式会社東芝) 23.4月.1999 (23.04.99) 特許請求の範囲請求項1 (ファミリーなし)	1-16		
		•		